## ⑫ 公 開 特 許 公 報 (A)

昭61 - 124597

⑤Int Cl.⁴

識別記号

庁内整理番号

④公開 昭和61年(1986)6月12日

C 25 D 7/00 H 01 B 1/02 5/02 H-7325-4K -5E

審杳請求 未請求 発明の数 1 (全5頁)

銀被覆電気材料 ⑤発明の名称

> ②特 頭 昭59-245798

222出 昭59(1984)11月20日

賀 分學 明 者 志

章

日光市清淹町500番地 古河電気工業株式会社日光電気精

銅所内

須 勿発 眀

英 男 日光市清淹町500番地

古河電気工業株式会社日光電気精

銅所内

79発 明 者 田 官

日光市清淹町500番地 古河電気工業株式会社日光電気精

銅所内

勿出 願 人 理

倒代

古河電気工業株式会社

 $\blacksquare$ 

弁理士 箕 浦 滑 東京都千代田区丸の内2丁目6番1号

1. 発明の名称

銀被覆電気材料

2. 特許請求の範囲

表面から厚さ 0.05 µ以上の表層がNi. Co 又はこれらの合金からなる基材上に、Ag 又Ag合金を部分被覆し、露出する基材表面と 部分被覆したAg又はAg合金層上に、In, Zn , Sn , Pd 又はこれらの合金を 0.01 ~ 1.0μの厚さに被覆したことを特徴とする銀被 覆電気材料。

3. 発明の詳細な説明

(産衆上の利用分野)

本発明はスイッチ、リレー、コネクターなど の電気接点や半導体リードフレーム、回路導体 等に用いられる銀被覆電気材料に関し、特に質 金風である Ag を節約するも優れた性能を示す 電気材料を提供するものである。

〔従来の技術〕

貴金属であるAg は高い導電性と優れた耐食 性を示すため、Cu 、 Fe 、 A l 、 N i 又はこ れらの合金からなる基材上に被覆し、電気、電 子都品に多用されている。例えばスイッチ等の 接点では、りん青鯛。Cu-Be合金。黄銅等 の Cu 系基材又はステンレス基材に Au を被覆 したものが用いられ、半導体用リードフレーム では、 Fe , Ni , C u 又はこれらの合金から なる基材を成型したリードフレームの半導体素 子を搭載するタブ部やワイヤーボンドするイン ナーリード部にAgを1~5μの厚さに被覆し ている。被覆するAgとしては、純Agの他に Ag - Cu, Ag - Zn, Ag - Au, Ag -Pb , Ag - Se 等の合金が用いられ、被覆に はメッキ、PVD、圧延クラッド、溶接等種々 の方法を用い、基材上に所望の厚さに被覆して いる。

Agの被覆は良好な電気的接続と、これを維 持させることにあり、通常は基材を所望形状に 成形した後、その全面又は所定部分にAgを被

### 特開昭 61-124597(2)

覆したり、板や条の全面又はストライプ状に Agを被覆しているが、多くの場合は全面Ag 披覆が用いられている。しかしスイッチ接点や コネクターとしてのAg被覆の必要性は接点部 に限られ、他端部は半田付けや機械的圧着など の端子となり、またリードフレームにおいても Ag被覆の必要性はインナーリード部に限られ、 アウターリード部は半田付け端子となるところ から、Ag を節約するため端子部等へのAg 被 覆を止める要求が強い。例えば第4図(イ)、 (ロ)に示すように板条の基材(1')の一部 長手方向にAg をストライプ状に被覆して、 Ag曆(3′)を形成し、該Ag被覆部を接点 に使用し、Ag 被覆のない部分を端子に使用す ることが試みられている。

しかしながら基材である Cu 系合金やステン レス等は腐食し易く、半田付けや圧着による接 合に重大な障害となり易い。このため第5図 (イ)。(ロ)に示すように板条の基材(1′) の全面にNi又はNi合金を被覆してその表層

金屬上に、In. Zn. Sn. Pd 又はこれ等 の合金を 0.01 ~ 1.0μの厚さに被覆したこと を特徴とするものである。

即ち本発明材料は第1図(イ)、(ロ)に示 **すように表面から厚さ 0.05 μ以上の表層(2)** がNi, Co又はこれらの合金からなる基材 (1)、例えばNi、Co 又はこれらの合金か らなる板条素材を基材(1)とするか、或いは Cu、Cu合金。ステンレス等からなる板条素 材を基材 (1) とし、その表面にNi 、Co 又 はこれらの合金を 0.05 μ以上の厚さに被覆し て表層(2)を形成する。このような整材(1) · 整材のNi,Co又はこれらの合金からなる の表層(2)上の一部にAg又はAg合金を所 望の厚さに被覆してAg層(3)を形成し、更 に露出する表層(2)と被覆したAg階(3) 上に、In, Sn, Zn, Pf又はこれらの合 金を 0.01 ~ 1 LL の厚さに被覆して最外層 (4) を形成したものである。当該最外層は必要に応 じて表層(2)の必ずしち全面でなくともよい。 Ni、Co又はこれらの合金としては、Ni、

(2′)を形成し、その一部長手方向にAgを ストライプ状に被覆してAg 層(2′)を形成 することが行なわれている。

#### (発明が解決しようとする問題点)

Niは一般に耐食性であるが、表面に薄い強 固な酸化膜を速やかに発生するため、半田付け などではこれを除去しなければならず、活性度 の高い、即ち腐蝕性の強いフラックスが必要と なり、このようなフラックスの使用はフラック スの残留やフラックスの蒸気により電気、電子 都品としての特性劣化の原因となる。更にAg は硫化され易いため、その用途が限定され、高 価なAu やPd を必要とする場合も少なくない。 (問題点を解決するための手段)

本発明はこれに鑑み種々検討の結果、Agを 節約するも上記欠陥を解消した銀被覆電気材料 を開発したもので、表面から厚さ 0.05 μ以上 の表層がNi、Co又はこれ等の合金からなる 基材上に、Ag又はAg合金を部分被覆し、露 出する基材表面と部分被覆したAg又はAg合

Coの他に、Ni-Co、Ni-Fe、Ni-P. Ni-Co-P. Ni-Cr. Ni-B. Co-P. Co-P等の合金を用いる。Ag又 はAg 合金としては純Ag の外にAg ~ Cu 、 Ag-Zn, Ag-Au, Ag-Pd. Ag-Sb. Ag - Se 等の合金を用いる。また In. Sn. Zn. Pd 又はこれらの合金としては In, Sn, Zn, Pd の外にln-Sn, Sn-Pb, Zn-Sn, Pd-Ni, In-Zn, Zn-Cd等の合金を用いる。

### (作用)

表層は、基材の腐食を防止し、基材上に被覆す るAg又はAg合金層との拡散反応を抑制する バリヤーとして働き、また In , Sn , Zn , P(又はこれらの合金からなる最外層は前記従 来材料における不都合を解消するものである。 即ちNi、Co又はこれらの合金からなる表層 の表面に起る強固な酸化被覆の発生をPd 又は その合金からなる最外層により酸化し難いもの とし、 In , Sn , Zn 又はその合金からなる 泉外層は軟質の薄い酸化設置とし、半田付け等 のろう付けや機械的圧着、例えばかしめなどに よる電気的接続を大幅に改善する。更に In . Sn , Zn , Pd 等はAg と合金化し、Ag 層 の最大の欠陥である硫化を大幅に防止すること ができる耐硫化性の表面を形成する。

向にAgを幅 4mm、厚さ 1.8  $\mu$ のストライプ状にメッキしてAg 磨を形成した。ストライプ状メッキにはテープシール法により、Ag CN 45 g / 2、K CN 40 g / 2・K Z CO 3 15 g / 2 からなる 25 Cの温浴を用い、 2.5 A / dm² の電流で行なった。次にストライプ状のAg 腐と露出するNi - 10% CO 合金メッキの表面に日進化成機製のPNP-8 O 浴(pH 8.9、浴温 25 C)を用い、 1.5 A / dm² の電流密度でPd - 20% Ni 合金を 0.03  $\mu$ と 0.1  $\mu$ の厚にメッキして最外層を形成し本発明電気材料を作成した。

- (2) 実施例(1) において、PNP-80浴に替えてSnSO+ 50g/2, HzSO+ 40g/2, ニカワ 1.0g/2 からなる15℃の浴を用い、 5.0A/dm² の電流密度でSnを 0.15 μの厚さにメッキして最外離を形成し本発明錯気材料を作成した。
- (3) 同様にしてPNP-80浴に替えてZn(CN) z 60g/2, Na CH40g/2.

 $0.02 \sim 0.5 \mu$ の薄い被覆とすることが望まし

尚、Ni, Co系、Ag系、In, Sn, Zn, Pd系等の被覆は任意の方法で行なえばよいが、特に電気メッキ法は共通して利用できるため実用的な方法であり、更にPVD, クラッド、溶接、化学メッキ等の方法も適宜使用することができる。

#### (実施例)

Na O H 80 g / ℓ からなる 25 °C の 温浴を用い、 2.5 A / d m² の電流密度で Z n を 0.05 μと 0.10 μの厚さにメッキして最外層を形成し本 発明電気材料を作成した。

(4) 同様にしてPNP-80浴に替えてIn (0) 日) 5 50 9 / 2. Na CH 150 9 / 2 かかる CH 150 9 / 2 の M 2 がん M 2 の M 2

これ等電気材料を第2図に示すようにプレス 成型によりL字形に折り曲げ、その端子部を電 気導体(5)に半田付け(6)により取付け、Ag 層(3)を接点部とする小型スイッチを作成して使用された。尚閣において(1)は黄銅条からなる基材、(2)は表層、(4)は「n. Zn, Sn, Pd 又はこれらの合金からなる最外層を示す。

これ等の接点材を各種評価するための劣化加速して、 1000での大に準して40での 別の 関係 は 1000時間 放置した後、JEIDA-25に準じて40での 日2 S 3ppm の雰囲気中に24時間 霧霧した。これの の の が は と 当 で を で が に A G D C )の 電流表 で が 間 で が 間 で な に な と は は で 半 田 裕 ( 235で)の 中に 5 秒 間 で 半 田 福 を 求 が レー の で に 5 秒 間 気 林 光 に 準 田 で お の た の に 5 秒 間 気 林 光 化 で 暦 間 で が の た に は 電 に 12.0 mm の 間 度 40で ・ を で れ て の の を で れ で が の に 24時間 保持し、 権 紙 上 の で 10 位 温 度 45 % の に 24時間 保持し、 権 紙 上 の で 10 位 温 度 45 % の に 24時間 保持し、 権 紙 上 の で 10 位 温 度 45 % の に 24時間 保持し、 権 紙 上 の で 10 位 温 度 45 % の に 24時間 保持し、 権 紙 上 の で 10 に 24時間 保持し、 権 紙 上 の で 10 に 24時間 保持し、 権 紙 上 の で 10 に 24時間 保持し、 10 に 24時間 に に 24

イグレーションの速度が50%以下に低減してい ることが判る。このことはAg 層レジンモール ドして直流回線に使用する場合に起り易い短格 障害を大巾に防止できることを示すものである。 (5) 第3回に示すDIP型レジンモールドIC 用リードフレームにおいて、NiSO+ 240g ✓ L. H3 BO3 309 / L. pH 3.00 45°C の温浴を用い、 3.5A / d mt 2 の電流密度で全面 Ν: メッキ (厚さ 2.0μ) して表層を形成した 後、半導体素子を搭載するタブ部(7)と、素 子上の電極パッドとワイヤーポンドするインナ - リード部(8)のワイヤーボンド部(図に示 す点線内)にAg CN 45g/l, KCN 45 g/l, KCl 40g/l, K2 COs 15g / l からなる25℃の温浴を用い、 2.5A /d m² の電流密度でAgをスポット状に部分メッキ (厚さ 2.5μ)してAg 簡を形成し、更に日進 化成㈱製PNP-80浴(pH 8.9、浴温25℃) を用い、全面(Ag表面と表劇の凝出面)に Pd - 20% Ni 合金メッキを施し、索子上の電

イナス側からプラス側に向って思色Agの成長する距離を比較した。これ等の結果を第1表に示す。 第 1 表

· •	最 外	燗		半田濡	
電極材料	メッキ金属	メッキ 厚さ (μ)	接触抵抗 (■ Q)	れ性 (%)	マイグレーション (mg)
,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	0.1	5.9	95	2	
実施例(2)	Sn	0.15	10.0	90	4
	<i>n</i> .	0,5	7,7	96	4
実施例(3)	Zn	0,05	15,6	80	6
	<i>"</i>	0.1	11.2	85	4
実施例(4)	1.0	0.04	9.4	88	6
	n	0.085	8.0	90	5
比較例(1)	_		> 100	<10	12
(2)	Pd -20%Ni	0.008	35.9	50	8
(3)	Sn	0,008	58.0	40	8

第1表から明らかなように本発明電気材料 (実施例(1)~(4))は何れも従来材料 (比較例(1))と比較し、Ag層の耐酸化性 と表層の半田付け性を大巾に向上し、賃金属と してのAgを節約し得ることが判る。またAg のマイグレーションによる絶縁劣化降害も、マ

比較のため最外層のPd - 20% Ni 合金メットを省略したリードフレームを用い、同様を子搭載、ウィヤーボンドの加熱によりAg 腐ったが発生し、ワイヤーボンドのの発生し、ワイヤーボンドののきなり、サードでの予備半日間であった。

### 発明の効果)

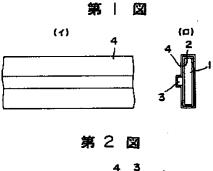
このように本発明によれば貴金属であるAg

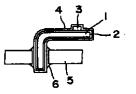
を節約するも、電気材料としての優れた半田付け性や機械的電気接続における接続性を長期に わたり維持することができる顕著な効果を奏す るものである。

## 4. 図面の簡単な説明

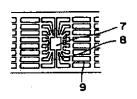
第1図(イ)、(ロ)は本発明電気材料の一例を示すもので、(イ)は平面図、(ロ)は 面図、第2図は本発明電気材料を用いた型を 点の一例を示す断面図、第3図はDIP型を で、(ロ)は従来でので、(イ)は で、(ロ)は 断面図、第5図(イ)、(ロ)は で、(イ)は での一例を示すもので、(イ)は での一例を示すもので、(イ)は での一例を示すもので、(イ)は のしの一例を示すもので、(イ)は のしの一例を示する。

- 1,1'…基材
- 3,3' ··· A 9 層
- 4 … 最外層





第3図



#### 5 … 導体

6 … 半田付け部

7… タブ部

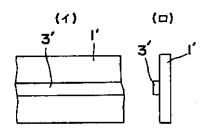
8 … インナーリード

9 … アウターリード

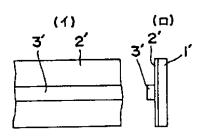
代理人 弁理士 箕 浦



# 第 4 図



# 第 5 図



**PAT-NO:** JP361124597A

**DOCUMENT-IDENTIFIER:** JP 61124597 A

TITLE: SILVER-COATED ELECTRIC

MATERIAL

**PUBN-DATE:** June 12, 1986

## INVENTOR-INFORMATION:

NAME COUNTRY

SHIGA, SHOJI SUDA, HIDEO

SHIBATA, NOBUYUKI

## **ASSIGNEE-INFORMATION:**

NAME COUNTRY

FURUKAWA ELECTRIC CO LTD: THE N/A

**APPL-NO:** JP59245798

APPL-DATE: November 20, 1984

INT-CL (IPC): C25D007/00 , H01B001/02 ,

H01B005/02

US-CL-CURRENT: 428/615

## ABSTRACT:

PURPOSE: To maintain the electrical connecting characteristic of an electric material over a long period of time by coating partially Ag (alloy) on a base material having a base material having a Ni

and Co surface layer and further coating In, Sn, Zn, Pd, etc. to a specific thickness on the such coating and the exposed surface of the base material.

CONSTITUTION: The Ag or Ag alloy is partially coated to a desired thickness on the surface of the base material 1 of the plate-shaped base material of which the surface layer 2 having  $\geq 0.05\,\mu$  thickness is formed of Ni, Co or the alloy thereof to form the Ag layer 3 on said surface. The In, Sn, Zn, Pd or the alloy thereof is coated to 0.01~1.0  $\mu$  thickness on the exposed surface layer 2 and Ag layer 3 to form the outermost layer 4. The excellent solderability as the electric material and the connecting characteristic in mechanical and electrical connection are thus maintained over a long period of time even if the amt. of the Ag to be used is economized.

COPYRIGHT: (C) 1986, JPO&Japio